

# 行列-行列積(1)

---

東京大学情報基盤センター 准教授 塙 敏博

2019年11月26日(火) 10:25-12:10

# 54<sup>th</sup> TOP500 List (Nov., 2019)

$R_{\max}$ : Performance of Linpack (TFLOPS)

$R_{\text{peak}}$ : Peak Performance (TFLOPS),

Power: kW

<http://www.top500.org/>

|    | Site   | Computer/Year Vendor  | Cores      | $R_{\max}$<br>(TFLOPS)  | $R_{\text{peak}}$<br>(TFLOPS) | Power<br>(kW) |
|----|--|---|------------|-------------------------|-------------------------------|---------------|
| 1  | <b><u>Summit, 2018, USA</u></b><br>DOE/SC/Oak Ridge National Laboratory  | IBM Power System AC922, IBM POWER9<br>22C 3.07GHz, NVIDIA Volta GV100, Dual-rail<br>Mellanox EDR Infiniband | 2,414,592  | 148,600<br>(= 148.6 PF) | 200,795                       | 10,096        |
| 2  | <b><u>Sieera, 2018, USA</u></b><br>DOE/NNSA/LLNL   | IBM Power System S922LC, IBM POWER9<br>22C 3.1GHz, NVIDIA Volta GV100, Dual-rail<br>Mellanox EDR Infiniband | 1,572,480  | 94,640                  | 125,712                       | 7,438         |
| 3  | <b><u>Sunway TaihuLight, 2016, China</u></b><br>National Supercomputing Center in Wuxi   | Sunway MPP, Sunway SW26010 260C<br>1.45GHz, Sunway  | 10,649,600 | 93,015                  | 125,436                       | 15,371        |
| 4  | <b><u>Tianhe-2A, 2018, China</u></b><br>National Super Computer Center in<br>Guangzhou   | TH-IVB-FEP Cluster, Intel Xeon E5-2692v2<br>12C 2.2GHz, TH Express-2, Matrix-2000                           | 4,981,760  | 61,445                  | 100,679                       | 18,482        |
| 5  | <b><u>Frontera, 2019, USA</u></b><br>Texas Advanced Computing Center   | Dell C6420, Xeon Platinum 8280 28c 2.7GHz,<br>Mellanox Infiniband HDR                                       | 448,448    | 23,516                  | 38,746                        |               |
| 6  | <b><u>Piz Daint, 2017, Switzerland</u></b><br>Swiss National Supercomputing Centre<br>(CSCS)   | Cray XC50, Xeon E5-2690v3 12C 2.6GHz,<br>Aries interconnect , NVIDIA Tesla P100                             | 387,872    | 21,230                  | 27,154                        | 2,384         |
| 7  | <b><u>Trinity, 2017, USA</u></b><br>DOE/NNSA/LANL/SNL  | Cray XC40, Intel Xeon Phi 7250 68C 1.4GHz,<br>Aries interconnect  | 979,072    | 20,159                  | 41,461                        | 7,578         |
| 8  | <b><u>ABCI (AI Bridging Cloud<br/>Infrastructure), 2018, Japan</u></b><br>National Institute of Advanced Industrial<br>Science and Technology (AIST) | PRIMERGY CX2550 M4, Xeon Gold 6148<br>20C 2.4GHz, NVIDIA Tesla V100 SXM2,<br>Infiniband EDR                 | 391,680    | 19,880                  | 32,577                        | 1,649         |
| 9  | <b><u>SuperMUC-NG, 2018, Germany</u></b><br>Leibniz Rechenzentrum  | Lenovo, ThinkSystem SD650, Xeon Platinum<br>8174 24C 3.1GHz, Intel Omni-Path                                | 305,856    | 19,477                  | 26,874                        |               |
| 10 | <b><u>Lassen, 2019, USA</u></b><br>DOE/NNSA/LLNL   | IBM Power System S922LC, IBM POWER9<br>22C 3.1GHz, NVIDIA Volta V100, Dual-rail<br>Mellanox EDR Infiniband  | 288,288    | 18,200                  | 23,047                        |               |
| 15 | <b><u>Oakforest-PACS, 2016, Japan</u></b><br>Joint Center for Advanced High<br>Performance Computing   | PRIMERGY CX1640 M1, Intel Xeon Phi 7250<br>68C 1.4GHz, Intel Omni-Path                                      | 556,104    | 13,556                  | 24,913                        | 2,719         |

# HPCG Ranking (Nov., 2019)

|    | Computer                         | Cores      | HPL Rmax<br>(Pflop/s) | TOP500<br>Rank | HPCG<br>(Pflop/s) |
|----|----------------------------------|------------|-----------------------|----------------|-------------------|
| 1  | <b>Summit</b>                    | 2,414,592  | 148,600               | 1              | 2.926             |
| 2  | <b>Sierra</b>                    | 1,572,480  | 94.640                | 2              | 1.796             |
| 3  | <b>Trinity</b>                   | 979,072    | 20,159                | 7              | 0.546             |
| 4  | <b>ABCI</b>                      | 391,680    | 19,880                | 8              | 0.509             |
| 5  | <b>Piz Daint</b>                 | 387,872    | 21.230                | 6              | 0.497             |
| 6  | <b>Sunway TaihuLight</b>         | 10,649,600 | 93.015                | 3              | 0.481             |
| 7  | <b>Nurion (KISTI, Korea)</b>     | 570,020    | 13.929                | 14             | 0.391             |
| 8  | <b>Oakforest-PACS</b>            | 556,104    | 13.555                | 15             | 0.385             |
| 9  | <b>Cori (NERSC/LBNL, USA)</b>    | 632,400    | 14.015                | 13             | 0.355             |
| 10 | <b>Tera-1000-2 (CEA, France)</b> | 561,408    | 11.965                | 17             | 0.337             |

# Green 500 Ranking (Nov., 2019)

<http://www.top500.org/>

|    | TOP 500 Rank | System                          | Cores     | HPL Rmax (Pflop/s) | Power (kW) | GFLOPS/W |
|----|--------------|---------------------------------|-----------|--------------------|------------|----------|
| 1  | 159          | A64FX Prototype, Fujitsu, Japan | 36,864    | 1.999              | 118        | 16.876   |
| 2  | 420          | NA-1, PEZY, Japan               | 1,271,040 | 1.303              | 80         | 16.256   |
| 3  | 24           | AiMOS, USA                      | 130,000   | 8.045              | 510        | 15.771   |
| 4  | 373          | Satori, USA                     | 23,040    | 1.464              | 94         | 15.574   |
| 5  | 1            | Summit, USA                     | 2,414,592 | 148.6              | 10,096     | 14.719   |
| 6  | 8            | ABCI, Japan                     | 391,680   | 19,880             | 1,649      | 14.423   |
| 7  | 494          | MareNostrum P9 CTE, Spain       | 18,360    | 1,145              | 81         | 14.131   |
| 8  | 23           | TSUBAME 3.0, Japan              | 135,828   | 8,125              | 792        | 13.704   |
| 9  | 11           | PANGEA III, France              | 291,024   | 17,860             | 1,367      | 13.065   |
| 10 | 2            | Sierra, USA                     | 1,572,480 | 94,640             | 7,438      | 12.723   |
| 13 | June'18      | Reedbush-L, U.Tokyo, Japan      | 16,640    | 806                | 79         | 10.167   |
| 19 |              | Reedbush-H, U.Tokyo, Japan      | 17,760    | 802                | 94         | 8.576    |

レポートおよびコンテスト課題  
(締切:  
2020年2月3日(月)24時 厳守

# 講義日程(工学部共通科目)

~~1. 9月24日: ガイダンス~~

~~2. 10月1日~~

- ~~● 並列数値処理の基本演算(座学)~~

~~3. 10月8日: スパコン利用開始~~

- ~~● ログイン作業、テストプログラム実行~~

~~4. 10月15日~~

- ~~● 高性能プログラミング技法の基礎1  
(階層メモリ、ループアンローリング)~~

~~5. 10月29日~~

- ~~● 高性能プログラミング技法の基礎2  
(キャッシュブロック化)~~

~~6. 11月5日~~

- ~~● 行列ベクトル積の並列化~~

~~7. 11月12日~~

- ~~● ベキ乗法の並列化~~

8. 11月26日

- 行列-行列積の並列化(1)

9. 12月3日

- 行列-行列積の並列化(2)

10. 12月10日

- LU分解法(1)
- コンテスト課題発表

11. 12月17日

- LU分解法(2)

12. 1月7日

- LU分解法(3)、非同期通信

13. 1月14日

- RB-Hお試し、研究紹介他

# 行列-行列積の演習の流れ

## • 演習課題(1)

- 本日举行
- 簡単なもの(30分程度で並列化)
- 通信関数が一切不要

## • 演習課題(2)

- 来週举行
- ちょっと難しい(1時間以上で並列化)
- 1対1通信関数が必要

# 行列-行列積とは

---

実装により性能向上が見込める基本演算

# 行列の積

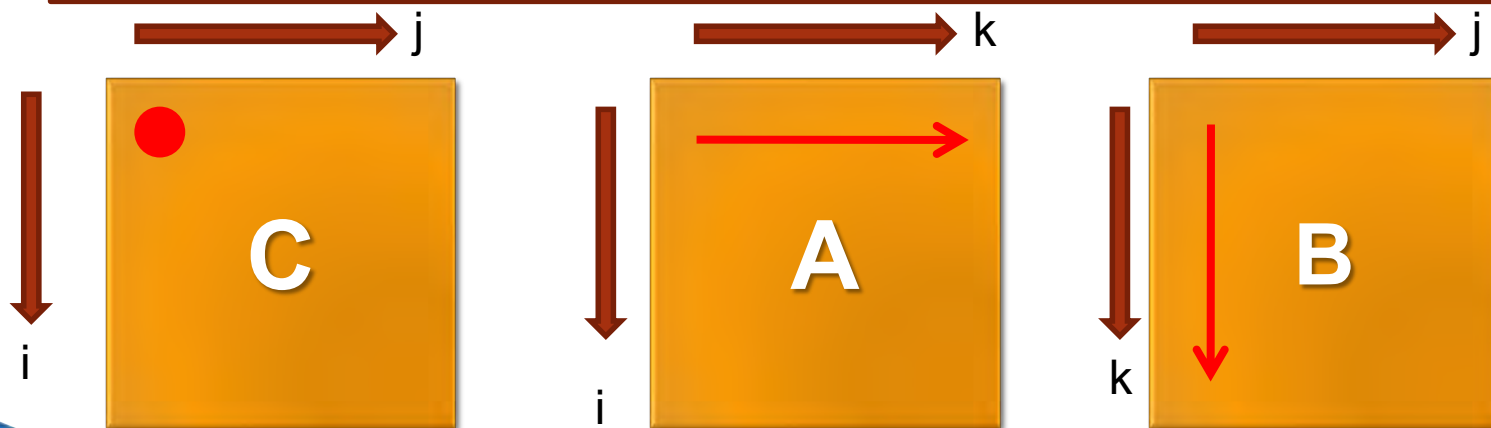
- 行列積  $C = A \cdot B$  は、コンパイラや計算機のベンチマークに使われることが多い
  - **理由1**: 実装方式の違いで性能に大きな差がでる
  - **理由2**: 手ごろな問題である(プログラムし易い)
  - **理由3**: 科学技術計算の特徴がよく出ている
    1. 非常に長い<連続アクセス>がある
    2. キャッシュに乗り切らない<大規模なデータ>に対する演算である
    3. **メモリバンド幅を食う演算(メモリ・インテンシブ)な処理である**



# 行列積コード例 (C言語)

## ●コード例

```
for (i=0; i<n; i++)  
  for (j=0; j<n; j++)  
    for (k=0; k<n; k++)  
      C[i][j] += A[i][k] * B[k][j];
```



# 行列の積

• 行列積 
$$c_{ij} = \sum_{k=1}^n a_{ik} b_{kj} \quad (i, j = 1, 2, \dots, n)$$

の実装法は、次の二通りが知られている:

## 1. ループ交換法

- 連続アクセスの方向を変える目的で、行列-行列積を実現する3重ループの順番を交換する

## 2. ブロック化(タイリング)法

- キャッシュにあるデータを再利用する目的で、あるまとまった行列の部分データを、何度もアクセスするように実装する

# 行列の積(C言語)

- ループ交換法
  - 行列積のコードは、以下のような3重ループになる

```
for(i=0; i<n; i++) {  
    for(j=0; j<n; j++) {  
        for(k=0; k<n; k++) {  
            c[i][j] = c[i][j] + a[i][k] * b[k][j];  
        }  
    }  
}
```

- 最内部の演算は、外側の3ループを交換しても、計算結果が変わらない  
→ 6通りの実現の方法がある

# 行列の積 (Fortran言語)

- ループ交換法
  - 行列積のコードは、以下のような3重ループになる

```
do i=1, n
  do j=1, n
    do k=1, n
      c(i, j) = c(i, j) + a(i, k) * b(k, j)
    enddo
  enddo
enddo
```

- 最内部の演算は、外側の3ループを交換しても、計算結果が変わらない  
→ 6通りの実現の方法がある

# 行列の積

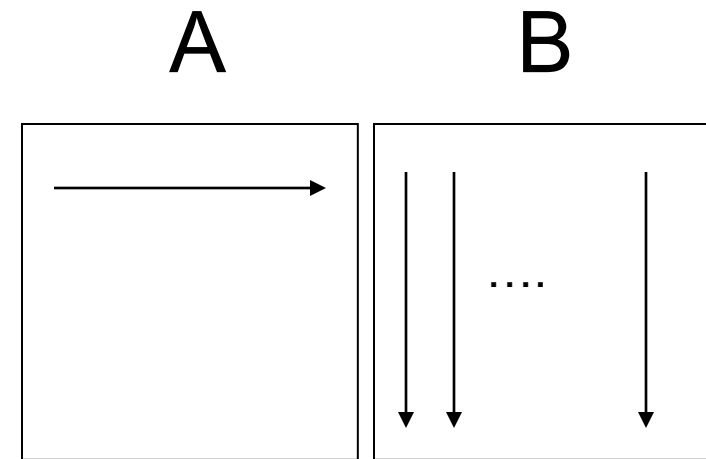
- 行列データへのアクセスパターンから、以下の3種類に分類できる
  1. **内積形式 (inner-product form)**  
最内ループのアクセスパターンが  
＜ベクトルの内積＞と同等
  2. **外積形式 (outer-product form)**  
最内ループのアクセスパターンが  
＜ベクトルの外積＞と同等
  3. **中間積形式 (middle-product form)**  
内積と外積の中間

# 行列の積 (C言語)

- 内積形式 (inner-product form)
  - ijk, jikループによる実現

```
for (i=0; i<n; i++) {  
  for (j=0; j<n; j++) {  
    dc = 0.0;  
    for (k=0; k<n; k++){  
      dc = dc + A[ i ][ k ] * B[ k ][ j ];  
    }  
    C[ i ][ j ] = dc;  
  }  
}
```

※以降、最外のループからの変数の順番で実装法を呼ぶ。たとえば上記のコードは<ijkループ>。



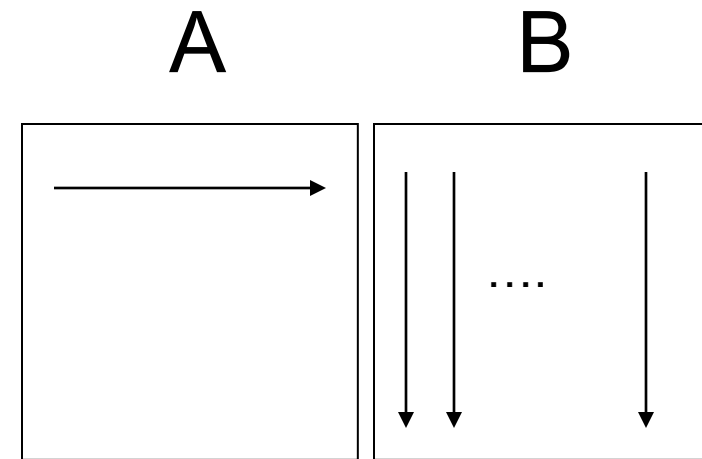
- 行方向と列方向のアクセスあり  
→ 行方向・列方向格納言語の  
両方で性能低下要因  
解決法:  
A, Bどちらか一方を転置しておく

# 行列の積 (Fortran言語)

- 内積形式 (inner-product form)
  - ijk, jikループによる実現

```
do i=1, n
  do j=1, n
    dc = 0.0d0
    do k=1, n
      dc = dc + A(i, k) * B(k, j)
    enddo
    C(i, j) = dc
  enddo
enddo
```

※以降、最外のループからの変数の順番で実装法を呼ぶ。たとえば上記のコードは<ijkループ>。

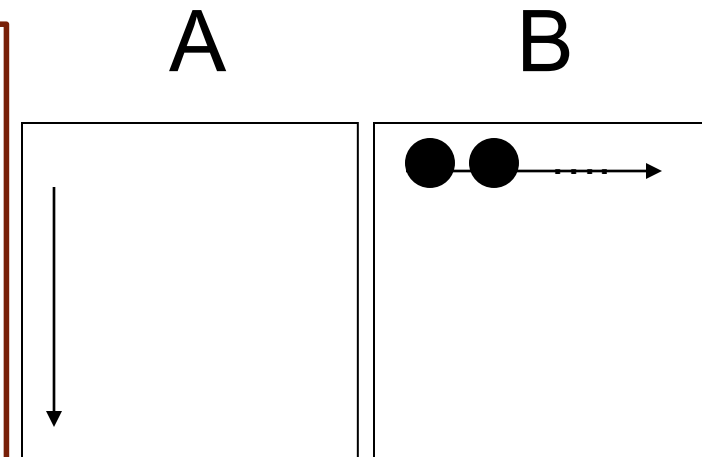


- 行方向と列方向のアクセスあり  
→ 行方向・列方向格納言語の  
両方で性能低下要因  
解決法:  
A, Bどちらか一方を転置しておく

# 行列の積 (C言語)

- 外積形式 (outer-product form)
  - kij, kjiループによる実現

```
for (i=0; i<n; i++) {  
    for (j=0; j<n; j++) {  
        C[i][j] = 0.0;  
    }  
}  
for (k=0; k<n; k++) {  
    for (j=0; j<n; j++) {  
        db = B[k][j];  
        for (i=0; i<n; i++) {  
            C[i][j] = C[i][j] + A[i][k] * db;  
        }  
    }  
}
```



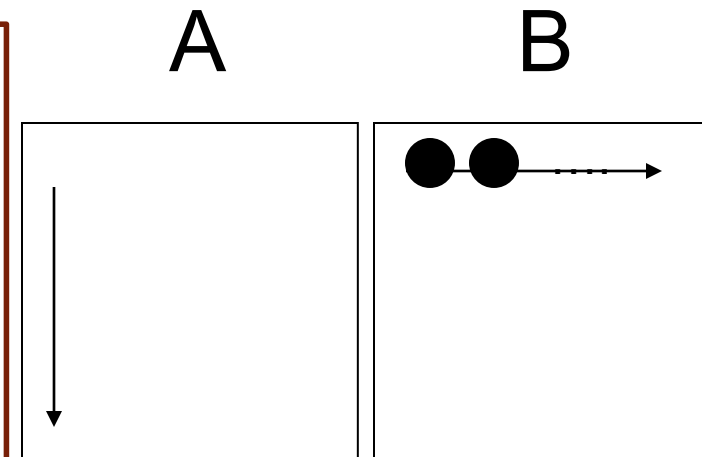
● kijループでは  
列方向アクセスがメイン  
→ 列方向格納言語向き  
(Fortran言語)



# 行列の積 (Fortran言語)

- 外積形式 (outer-product form)
  - kij, kjiループによる実現

```
do i=1, n
  do j=1, n
    C(i, j) = 0.0d0
  enddo
enddo
do k=1, n
  do j=1, n
    db = B(k, j)
    do i=1, n
      C(i, j) = C(i, j) + A(i, k) * db
    enddo
  enddo
enddo
```



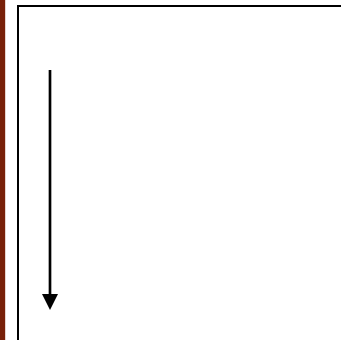
●kjiループでは  
列方向アクセスがメイン  
→列方向格納言語向き  
(Fortran言語)

# 行列の積 (C言語)

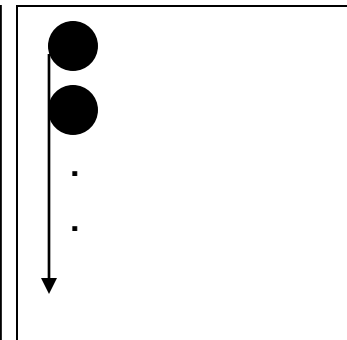
- 中間積形式 (middle-product form)
  - ikj, jkiループによる実現

```
for (j=0; j<n; j++) {  
  for (i=0; i<n; i++) {  
    C[i][j] = 0.0;  
  }  
  for (k=0; k<n; k++) {  
    db = B[k][j];  
    for (i=0; i<n; i++) {  
      C[i][j] = C[i][j] + A[i][k] * db;  
    }  
  }  
}
```

A



B



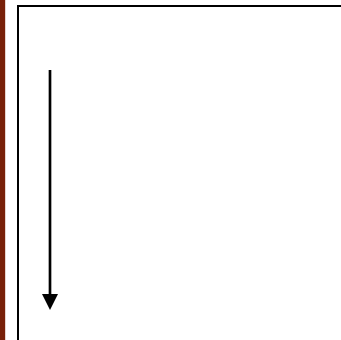
- jkiループでは  
 全て列方向アクセス  
 → 列方向格納言語に  
 最も向いている  
 (Fortran言語)

# 行列の積 (Fortran言語)

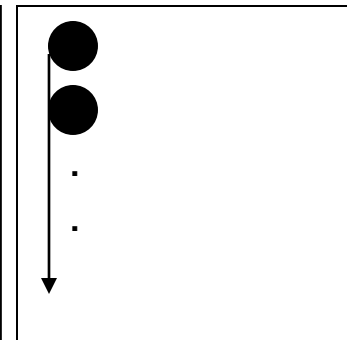
- 中間積形式 (middle-product form)
  - ikj, jkiループによる実現

```
• do j=1, n
  do i=1, n
    C(i, j) = 0.0d0
  enddo
  do k=1, n
    db = B(k, j)
    do i=1, n
      C(i, j) = C(i, j) + A(i, k) * db
    enddo
  enddo
enddo
```

A



B

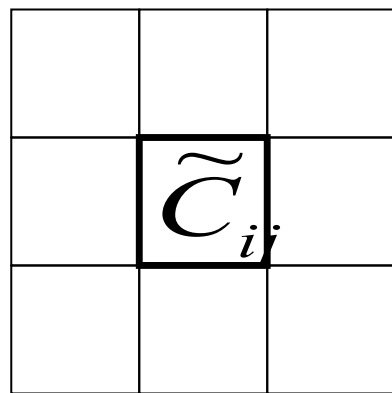
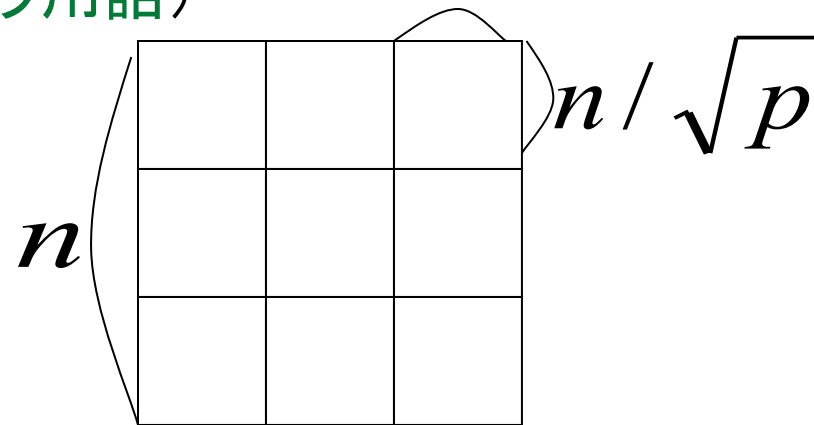


- jkiループでは  
全て列方向アクセス  
→列方向格納言語に  
最も向いている  
(Fortran言語)

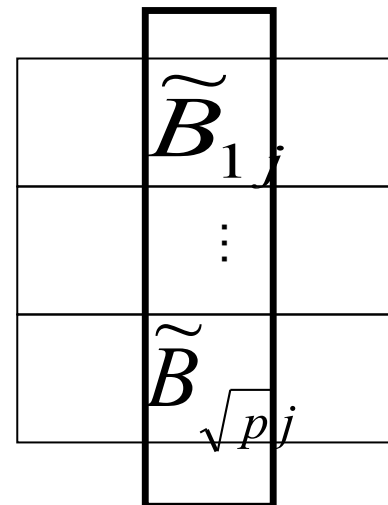
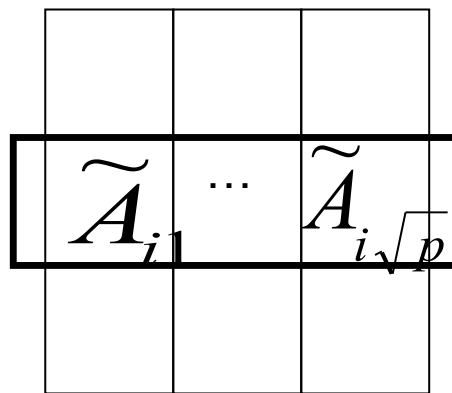
# 行列の積

- 小行列ごとの計算に分けて(配列を用意し)計算  $n / \sqrt{p}$   
(ブロック化、タイリング: コンパイラ用語)
- 以下の計算

$$\tilde{C}_{ij} = \sum_{k=1}^{\sqrt{n}} \tilde{A}_{ik} \tilde{B}_{kj}$$



=

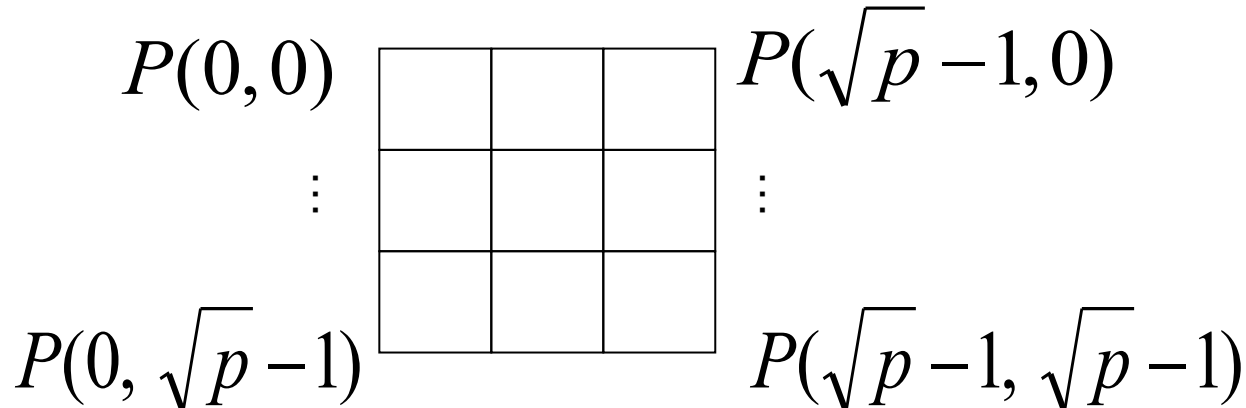


# 行列の積

- 各小行列をキャッシュに収まるサイズにする。
  1. ブロック単位で高速な演算が行える
  2. 並列アルゴリズムの変種が構築できる
- 並列行列積アルゴリズムは、データ通信の形態から、以下の2種に分類可能：
  1. **セミ・シストリック方式**
    - 行列A、Bの小行列の一部をデータ移動  
(Cannonのアルゴリズム)
  2. **フル・シストリック方式**
    - 行列A、Bの小行列のすべてをデータ移動  
(Foxのアルゴリズム)

# Cannonのアルゴリズム

- データ分散方式の仮定
  - プロセッサ・グリッドは **二次元正方**



- PE数が、2のべき乗数しかとれない
- 各PEは、行列A、B、Cの対応する各小行列を、1つずつ所有
- 行列A、Bの小行列と同じ大きさの作業領域を所有

# 言葉の定義－放送と通信

## • 通信

- <通信>とは、1つのメッセージを1つのPEに送ることである
- `MPI_Send`関数、`MPI_Recv`関数で記述できる処理のこと
- 1対1通信ともいう

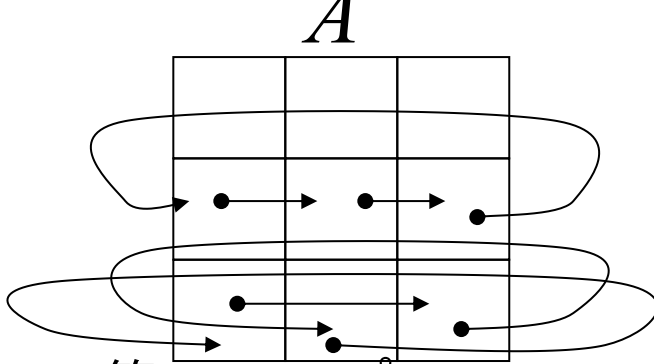
## • 放送

- <放送>とは、同一メッセージを複数のPEに(同時に)通信することである
- `MPI_Bcast`関数で記述できる処理のこと
- 1対多通信ともいう
- 通信の特殊な場合と考えられる

# Cannonのアルゴリズム

## • アルゴリズムの概略

### • 第一ステップ



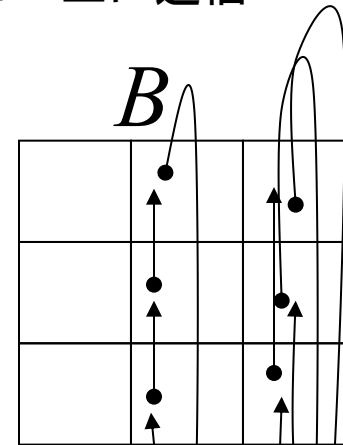
ローカルな  
行列-行列積の後

: 1つ右に通信

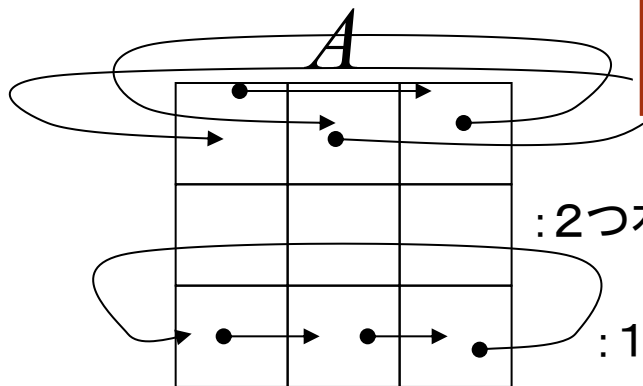
: 2つ右に通信

1つ上に通信

2つ上に通信



### • 第二ステップ



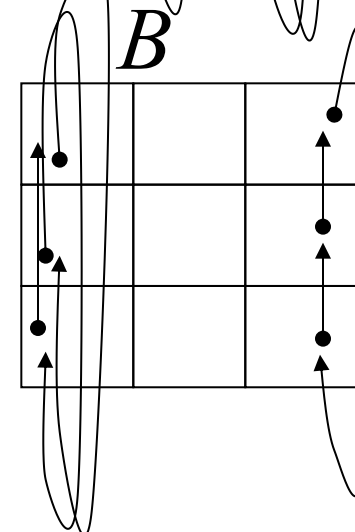
ローカルな  
行列-行列積の後

: 2つ右に通信

: 1つ右に通信

2つ上に通信

1つ上に通信



【通信パターンが  
1つ右に循環シフト】

【通信パターンが1つ下に循環シフト】

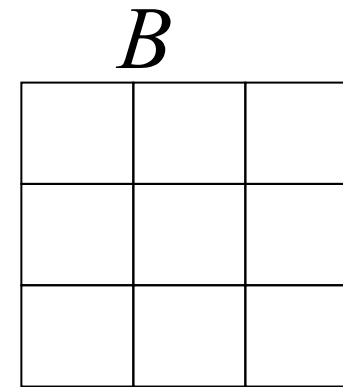
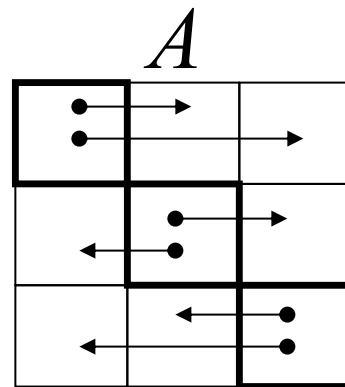


# Cannonのアルゴリズム

- まとめ
  - <循環シフト通信>のみで実現可能
  - 1対1通信(隣接通信)のみで実現可能
  - 物理的に隣接PEにしかつながないネットワーク(例えば二次元メッシュ)向き
  - 放送処理がハードウェアでできるネットワークをもつ計算機では、遅くなることも

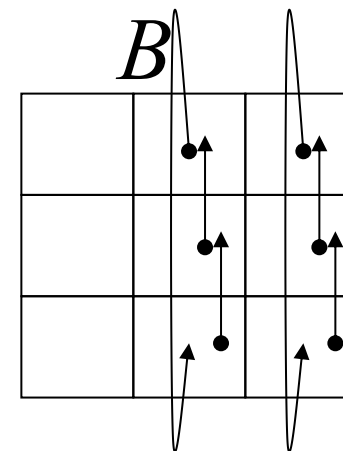
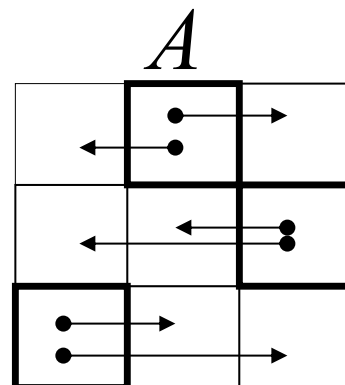
# Foxのアルゴリズム

- アルゴリズムの概要
  - 第一ステップ



- 第二ステップ

【放送PEが  
1つ右に  
循環シフト】



1つ上に通信

# Foxのアルゴリズム

- まとめ

- <同時放送(マルチキャスト)>が必要
- 物理的に隣接PEにしかつながないネットワーク(例えば二次元メッシュ)で性能が悪い(通信衝突が多発)
- 同時放送がハードウェアでできるネットワークをもつ計算機では、Cannonのアルゴリズムに比べ高速となる

# 転置を行った後での行列積

## • 仮定

### 1. データ分散方式:

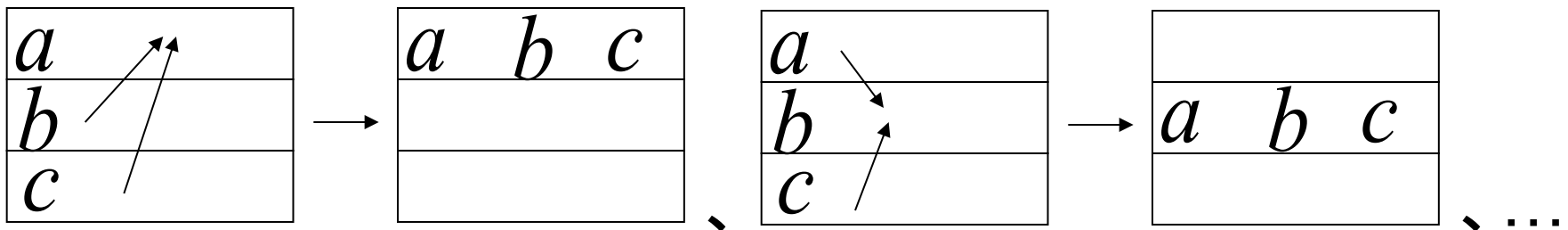
行列A、B、C: 行方向ブロック分散方式 (Block, \*)

### 2. メモリに十分な余裕があること:

分散された行列Bを各PEに全部収集できること

## • どうやって、行列Bを収集するか?

### • 行列転置の操作をプロセッサ台数回実行



# 転置を行った後での行列積

## • 特徴

- 一度、行列 $B$ の転置行列が得られれば、一切通信は不要
- 行列 $B$ の転置行列が得られているので、たとえば行方向連続アクセスのみで行列積が実現できる(行列転置の処理が不要)

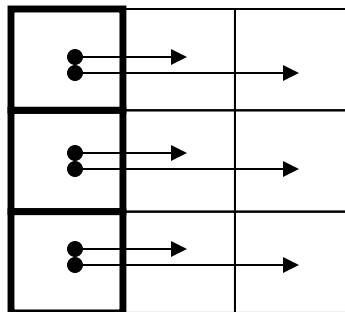
# SUMMA、PUMMA

- 近年提案された並列アルゴリズム
  1. SUMMA (Scalable Universal Matrix Multiplication Algorithm)
    - R. Van de Geijinほか、1997年
    - 同時放送(マルチキャスト)のみで実現
  2. PUMMA (Parallel Universal Matrix Multiplication Algorithms)
    - Choiほか、1994年
    - 二次元ブロックサイクリック分散方式むきのFoxのアルゴリズム

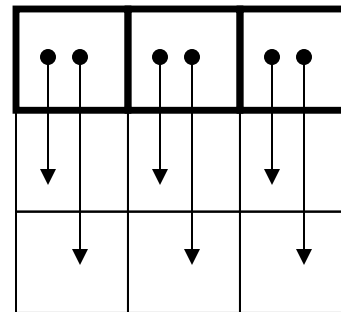
# SUMMA

- アルゴリズムの概略

- 第一ステップ  $A$

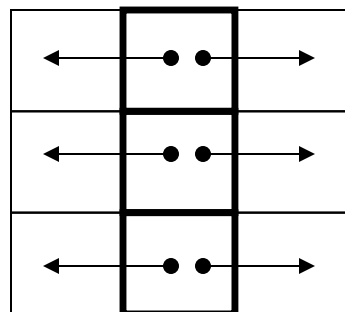


- $B$

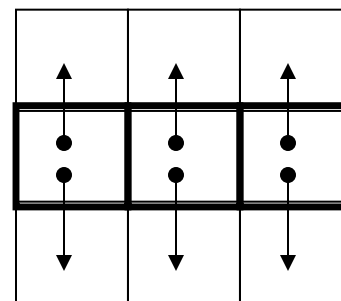


- 第二ステップ

- $A$



- $B$

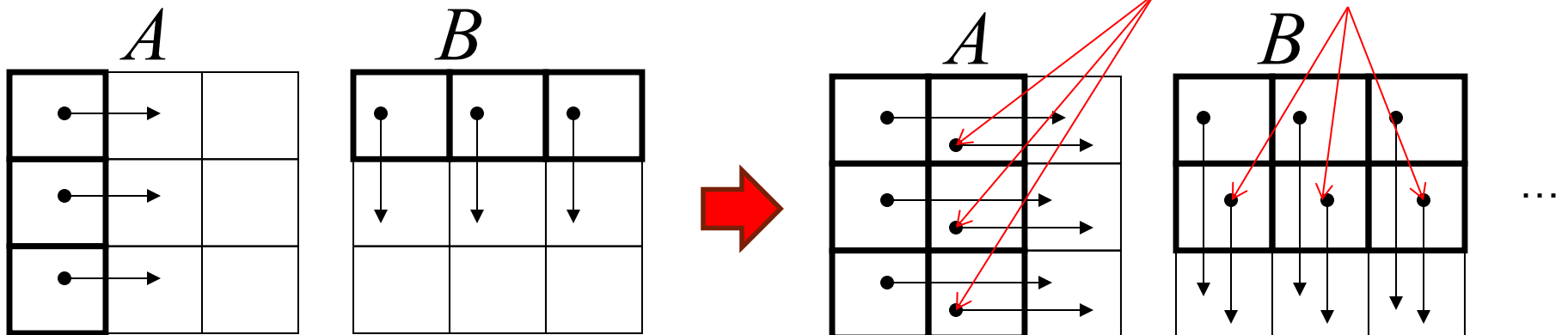


# SUMMA

## 特徴

- 同時放送をブロッキング関数(例. `MPI_Bcast`)で実装すると、同期回数が多くなり性能低下の要因になる
- SUMMAにおけるマルチキャストは、非同期通信の1対1通信(例. `MPI_Isend`)で実装することで、通信と計算のオーバーラップ(通信隠蔽)可能
  - 次の2ステップをほぼ同時に

第2ステップ目で行う通信をオーバーラップ

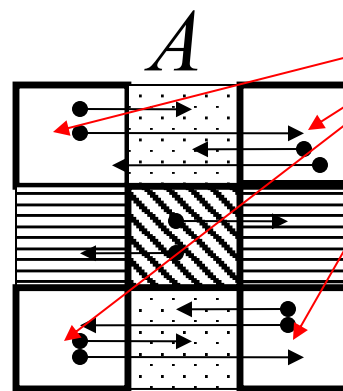
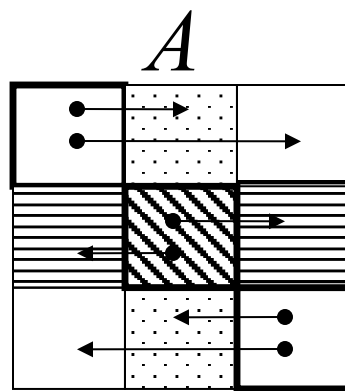




# PUMMA

- 概略

- 二次元ブロックサイクリック分散方式用のFoxアルゴリズム
- ScaLAPACKが二次元ブロックサイクリック分散を採用していることから開発された
- 例:



＜同じPE＞が所有しているデータだから、所有データをまとめて＜同一宛先PE＞に一度に送る

# Strassenのアルゴリズム

- 素朴な行列積:  $n^3$  の乗算と  $(n-1)^3$  の加算
- Strassenのアルゴリズムでは  $n^{\log_7 7}$  の演算
- アイデア: <分割統治法>
  - 行列を小行列に分割して、計算を分割
- 実際の性能
  - 再帰処理や行列のコピーが必要
  - 素朴な実装法より遅くなることもある
  - 再帰の打ち切り、再帰処理展開などの工夫をすれば、(nが大きい範囲で)効率の良い実装が可能

# Strassenのアルゴリズム

## • 並列化の注意

- アルゴリズムを単純に分散メモリ型並列計算機に実装すると通信が多発
  - 性能がでない
- PE内の行列積をStrassenで行い、PE間をSUMMAなどで実装すると効率的な実装が可能
- **ところが通信量は、アルゴリズムの性質から、通常の行列-行列積アルゴリズムに対して減少する。**  
この性質を利用して、近年、Strassenを用いた通信回避アルゴリズムが研究されている。

# サンプルプログラムの実行 (行列-行列積)

---

# 行列-行列積のサンプルプログラムの注意点

- C言語版/Fortran言語版の共通ファイル名  
**Mat-Mat-ofp.tar.gz**
- ジョブスクリプトファイル**mat-mat.bash** 中のキュー名を  
**lecture-flat** から  
**lecture4-flat** (工学部共通科目)、  
に変更し、  
pjsub してください。
  - **lecture-flat** : 実習時間外のキュー
  - **lecture4-flat** : 実習時間内のキュー
  - **gt34**

# 行列-行列積のサンプルプログラムの実行

- 以下のコマンドを実行する

```
$ cd /work/gt34/t25xxx
```

```
$ cp /work/gt34/z30105/Mat-Mat-ofp.tar.gz ./
```

```
$ tar xvfz Mat-Mat-ofp.tar.gz
```

```
$ cd Mat-Mat
```

- 以下のどちらかを実行

```
$ cd C : C言語を使う人
```

```
$ cd F : Fortran言語を使う人
```

- 以下共通

```
$ make
```

- ジョブスクリプトを修正したら

```
$ pjsub mat-mat.bash
```

- 実行が終了したら、以下を実行する

```
$ cat mat-mat.bash.oXXXXXX
```

# 行列-行列積のサンプルプログラムの実行 (C言語)

- 以下のような結果が見えれば成功

N = 1088

Mat-Mat time = 2.822111 [sec.]

**912.730515** [MFLOPS]

OK!

N = 1088

Mat-Mat time = 0.567127 [sec.]

**4541.887430** [MFLOPS]

OK!

N = 1088

Mat-Mat time = 0.302566 [sec.]

**8513.271503** [MFLOPS]

OK!

コアの割り当てが偏っている  
(デフォルト)

コアの最適割り当て

```
source /usr/local/bin/mpi_core_setting.sh
```

MCDRAMの利用

```
export I_MPI_HBW_POLICY  
=hbw_preferred
```

1コアのみで、8.5GFLOPSの性能

# 行列-行列積のサンプルプログラムの実行 (Fortran言語)

- 以下のような結果が見えれば成功

NN = 1088

Mat-Mat time[sec.] = 2.93095993995667

MFLOPS = 878.833894104587

OK!

NN = 1088

Mat-Mat time[sec.] = 0.556317090988159

MFLOPS = 4630.14165702036

OK!

NN = 1088

Mat-Mat time[sec.] = 0.307068109512329

MFLOPS = 8388.45473594594

OK!

コアの割り当てが偏っている  
(デフォルト)

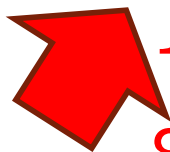
コアの最適割り当て

```
source /usr/local/bin/mpi_core_setting.sh
```

MCDRAMの利用

```
export I_MPI_HBW_POLICY  
=hbw_preferred
```

1コアのみで、  
8.5GFLOPSの性能





# サンプルプログラムの説明

- `#define N 1000`  
の、数字を変更すると、行列サイズが変更  
できます
- `#define DEBUG 0`  
の「0」を「1」にすると、行列-行列積の演算結  
果が検証できます。
- `MyMatMat`関数の仕様
  - Double型 $N \times N$ 行列AとBの行列積をおこない、  
Double型 $N \times N$ 行列Cにその結果が入ります

# Fortran言語のサンプルプログラムの注意

- 行列サイズ変数が、NNとなっています。  
integer, parameter :: NN=1000

# 演習課題(1)

- **MyMatMat**関数を並列化してください。
  - `#define N 1088`
  - `#define DEBUG 1`として、デバッグをしてください。
- 行列A、B、Cは、各PEで重複して、かつ全部( $N \times N$ )所有してよいです。

# 演習課題(1)

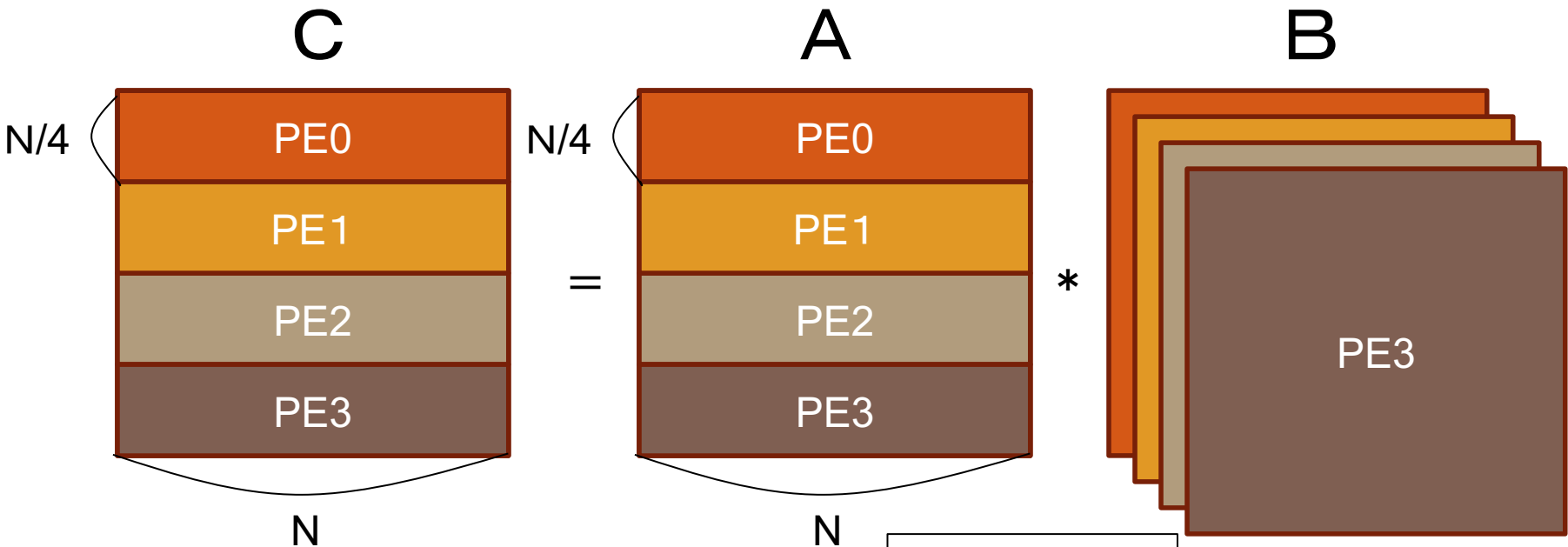
- サンプルプログラムでは、行列A、Bの要素を全部1として、行列-行列積の結果をもつ行列Cの全要素がNであるか調べ、結果検証しています。デバックに活用してください。
- 行列Cの分散方式により、

**演算結果チェックルーチンの並列化が必要**

になります。注意してください。

# 並列化のヒント

- 以下のようなデータ分割にすると、とても簡単です。



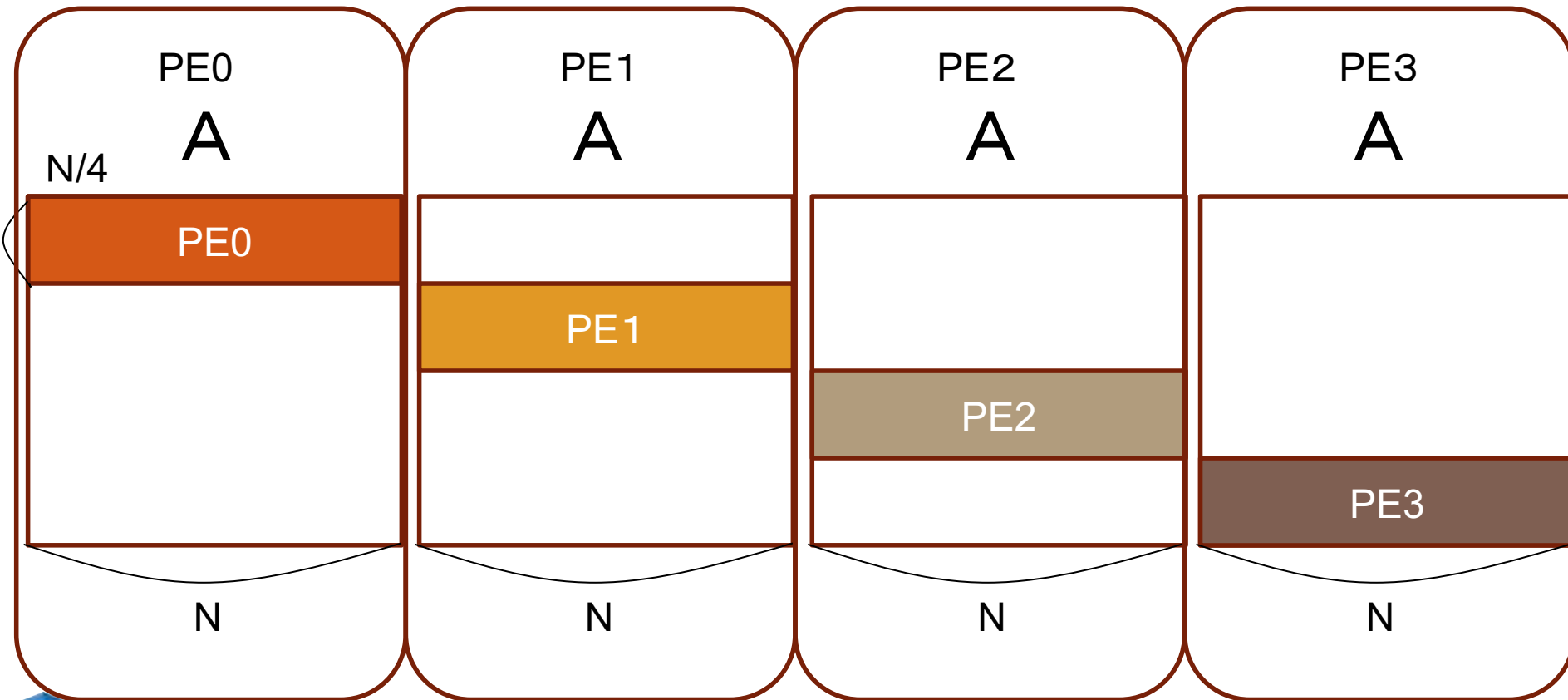
演習環境は  
1088並列です

全PEで重複して  
全要素を所有

- 通信関数は一切不要です。
- 行列-ベクトル積の演習と同じ方法で並列化できます。

# 各PEでの配列の確保状況

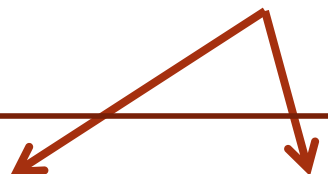
- 実際は、以下のように配列が確保されていて、部分的に使うだけになります



# 実装上の注意

- ループ変数をグローバル変数にすると、性能が出ません。必ずローカル変数か、定数( 2 など)にしてください。

ローカル変数にすること



```
• for (i=i_start; i<i_end; i++) {  
    ...  
    ...  
}
```

# レポート課題

1. [L10] 行列-行列積を並列化せよ。  
ここで、行列A、B、Cについての初期状態は各PEで重複したデータをもってよい。
2. [L15] 行列-行列積を並列化せよ。ここで、行列A、B、Cの初期状態は各PEで重複したデータをもってはならない。(来週の演習課題(2))

問題のレベルに関する記述:

- L00: きわめて簡単な問題。
- L10: ちょっと考えればわかる問題。
- L20: 標準的な問題。
- L30: 数時間程度必要とする問題。
- L40: 数週間程度必要とする問題。複雑な実装を必要とする。
- L50: 数か月程度必要とする問題。未解決問題を含む。

※L40以上は、論文を出版するに値する問題。



# レポート課題

3. [L25] Cannonのアルゴリズムを実装せよ。
4. [L25] Foxのアルゴリズムを実装せよ。
5. [L35] SUMMAのアルゴリズムを実装せよ。  
ここで放送処理はマルチキャストを用いよ。
6. [L35] PUMMAのアルゴリズムを実装せよ。  
ここで放送処理はマルチキャストを用いよ。
7. [L40] 1対1通信関数を用いて通信の  
オーバラップを行ったSUMMAのアルゴリ  
ズムを実装せよ。また、マルチキャスト版  
SUMMAと、性能を比較せよ。

# レポート課題

8. [L20] 並列化したコードについて、  
ピュアMPI実行とハイブリッドMPI実行を行  
い、演習環境を駆使して性能評価を行え。ま  
た、  
ピュアMPI実行が高速となる条件を算出し、  
妥当性を実験結果から検証せよ。

# 来週へつづく

---

行列－行列積(2)